

RISC-V Day 2018 Tokyo October 18, 2018 Program
 Lunch, Drinks are not served in this event. Please take them in restaurants in the same building or across the street.
Conference: 9:00-19:00 Fujiwara Hall, 2nd Floor, Kyosei-Kan, Keio University Hiyoshi Campus
Address: 4-1-1 Hiyoshi, Kohoku-ku, Yokohama, Kanagawa 223-8526
Conference Registration : <https://tmt.knec365.com/risc-v-day-tokyo/> or www.riscv.org Inquiries : anna.c.slater@knec365.com
Info URL: www.riscv.tokyo Tel: 03-3833-3717
Post-Event Party: 19:00-21:00 Faculty Lounge , 2nd Floor, Kyosei-Kan, Keio University Hiyoshi Campus
URL: <https://shumpeikawasaki.stores.jp/> (5000 yen) **Tel:** +81-3-3833-3717 not RISC-V Foundation affiliated

2018 RISC-V Day Focuses: ① RISC-V, AI and Innovation, ② RISC-V Security, ③ Exchange Opinions, Enthusiasm, and Information.

This Conference Enables Those Who: ① commercialize Security on IoT and Cyber-Physical Systems using FPGA or SoC, ② Need a cost-effective micro system solutions and need to accelerate their application algorithms (e.g. IoT and AI) using hardware, ③ intends to design micro systems that will scale not only in Japan but in the global market, and ④ deploys 64 or 128-bit system hardware and software economically.

Time	Lang	Presenter Affiliation	Program Contents (Subject to Change)
9:15-9:30	E	Hideharu Amano Keio University	Welcome, Program, Facility, WiFi, Information, etc.
9:30-9:40	J/E	Hiroshi Fuketa Commerce and Information Policy Bureau, Ministry of Economy, Trade and Industry	AI Chip Research and Development/Development Support Program and Expectations for Open Architecture
9:40-9:55	J	@msyskphinz FPGA Diary Author	Introduction of technologies and people supporting RISC-V ecosystem
9:55 - 10:10	E	Wei Fu Red Hat Software Beijing Co.,Ltd	Fedora on RISC-V: Status update and GNOME demo
10:10-10:30	E	Krste Asanovic RISC-V Foundation, SiFive, UCB Prof.	RISC-V Architecture Update Vector, Security, Privileged Mode, etc.
10:30-11:00	E	Dave Ditzel Esperanto Technologies Inc.	RISC-V, AI and Innovation (Keynote Speech)
11:00 - 11:30	-	Intermission	Intermission
11:30 - 11:45	E	Andrew Waterman SiFive	RISC-V Architecture: Privilege, Hypervisor, TEE and Security
11:45 - 12:00	J	Shuzo Tanaka eSQL TRINITY Co., Ltd.	RISC-V open-source models and virtual platforms coupled with commercial grade simulation technologies and tools.
12:00 - 12:15	E/J	Andrew Waterman SiFive, Mitsuaki Narita Translator Eiji Yokota Nikkei BP Hideya Kawahara SH Consulting KK Eiji Kasahara Esperanto Technologies Inc.	Making of "RISC-V READER" Japanese Translation We will offer each and every attendee a copy of "RISC-V READER" Japanese edition (\$30 value).
12:15 - 12:30	E	Rupert Baines UltraSoC	Embracing a system level approach in the real world: combining Arm & RISC-V in heterogeneous designs
12:30-12:45	J	Kesami Hagiwara, Cong-Kha Pham University of Electro-Communication	Implementing 64-bit RISC-V Chip with MMU, L1 and L2 using Academic Shuttle in Japan
12:45 - 14:10	-	Lunch	Press Only: 13:00-14:00 Kyoseikan 2F Multi-Purpose Room 3
14:10-14:25	J	Alex Guo Jinglue Semiconductor Inc. Shanghai Naomi Tsujioaka SH Consulting KK	Status of RISC-V Foundation and APAC Task Group
14:25-14:45	J	Masayoshi Onishi Japan Broadcasting Corporation Science & Technology Research Laboratories	The Future of Broadcast and Broadband Services, and Expectation to Processors (Keynote Speech)
14:45-15:15	EJ	Masayuki Chatani Rakuten Inc.	AI-nization of Rakuten, Inc. (Keynote Speech)
15:15-15:45	-	Intermission	Intermission
15:45 - 16:00	E	Polychronis Xekalakis, Chris Celio Esperanto Technologies Inc.	The Esperanto ET-Maxion High Performance Out-of-Order RISC-V Processor
16:00-16:15	E	Kuniyasu Suzuki, Akira Tsukamoto National Institute of Advanced Industrial Science and Technology = AIST	TEE to run Trusted OS on RISC-V and related technologies
16:15-16:30	E	Charlie Su Andes Technologies	Extending RISC-V Solutions for AIoT
16:30 - 16:45	E	Krishnakumar Ramamoorthi Microchip Technologies	Mi-V Embedded Ecosystem
16:45 - 17:00	E	Alexander Redkin Syntacore	The SCR Family of RISC-V compatible processor IP
17:00 - 17:25	-	Intermission	Intermission
17:25 - 17:45	E	Krste Asanovic RISC-V Foundation, SiFive, UCB	Opportunities and challenges of building silicon in the cloud
17:45 - 18:00	E	Alexander Kozlov CloudBEAR	CloudBEAR processor IP product line
18:00 - 18:15	J	Shumpei Kawasaki SH Consulting KK	FIPS140-2 Compliant Trust Module for RISC-V Coreplex
18:15 - 18:30	E	Alex Guo Jinglue Semiconductor Inc. Shanghai	OpenWrt Porting for RISC-V
18:30 - 18:45	EJ	Akira Tsukamoto, Kuniyasu Suzuki National Institute of Advanced Industrial Science and Technology = AIST	Performance and Cost Efficiency of Big-Endian on RISC-V
18:45 - 18:55	J	Nomuiro Iwamatsu	Efforts of Linux Devian for 64-bit RISC-V (riscv 64)

Conference: Fujiwara Hall, Kyosei-Kan 2nd Floor, Keio University Hiyoshi Campus 4-1-1 Hiyoshi, Kohoku-ku, Yokohama, Kanagawa 223-8526
Registration : Regular: \$75 Early Bird: \$50 (Early Bird Ends Sept 21) Student \$25
To Register: <https://tmt.knec365.com/risc-v-day-tokyo/> or www.riscv.org
Press Contact: call 03-3833-3717 (Naomi Tsujioaka)
Lead Sponsor : Esperanto Technologies Inc.
Local Host: Keio University, Japan RISC-V Association
Office: SH Consulting KK (Japan) Tel: +81-3-3833-3717 (Naomi Tsujioaka, Shumpei Kawasaki) 4-21-1-3004 Shibaura, Minato-Ku, Tokyo, Japan 108-0026
Post-Event Party: 19:00-21:00 Faculty Lounge, Kyosei-Kan 2nd Floor
Party Registration URL: <https://shumpeikawasaki.stores.jp/> (5000 yen) Not part of RISC-V Foundation formal event

RISC-V Day 2018 Tokyo 「リスクファブの1日東京」 2018年10月18日 (木) 実施要領
 昼食、飲料等は近辺の店舗で自由にお取りいただきます。
会議: 9:00-19:00 慶應大学日吉キャンパス 協生館 藤原 洋ホール
住所: 〒223-8526 神奈川県港北区日吉市 4-1-1
会議参加登録 URL : <https://tmt.knec365.com/risc-v-day-tokyo/> あるいは www.riscv.org 問合せ : anna.c.slater@knec365.com
全体URL: www.riscv.tokyo 電話問合せ : 03-3833-3717
事後懇親会: 19:00-21:00 協生館ファカルティラウンジ (別料金 5000円)
懇親会URL: <https://shumpeikawasaki.stores.jp/> RISC-V基金公式イベントではありません

2018年「リスクファブの1日」 眼目: ① リスクファブとAIとイノベーション ② リスクファブのセキュリティ ③ 意見、情熱、情報交換

以下のような方々に役立つ情報を提供 : ① AI, IoT, サイバーフィジカルシステム (CPS) 解をFPGA | SoCで経済的に自由度高く商品化した人、② マイコンに飽き足らず、低コストでネットに接続しカスタムアクセラレータで応用アルゴリズム (例: AI, IoT, CPS) を高速化したい人、③ 日本発でグローバル展開できるネットに繋がるシステムを設計したい人、④ 32, 64, 128ビット数値処理機能を使用してハードソフトをコスト効率良く造りたい人。

時間	言語	講演者 現職 (敬称略)	講演内容 (プログラムは変更の可能性有)
9:15-9:30	英	天野 英晴 慶應義塾大学理工学部	慶應大学からの歓迎の言葉、プログラム、施設、ローカル情報
9:30-9:40	日英	更田 裕司 経済産業省 商務情報政策局 情報産業課	AIチップ開発支援・技術開発事業とオープンアーキテクチャへの期待
9:40-9:55	日英	@msyskphinz FPGA日記著者	RISC-Vエコシステムを構成する技術と立役者たち
9:55 - 10:10	英	ウエイ・フー レッドハット・ソフトウェア北京支社	Fedora on RISC-V : ステータスアップデートとGNOMEデモ
10:10 - 10:30	英	クレステ・アサノビック RISC-V基金, SiFive社, UCB	RISC-Vアーキテクチャのアップデート
10:30-11:00	英	デーブ・ディッツェル エスベラント・テクノロジーズ社	RISC-VとAIと技術革新 (キーノート・スピーチ)
11:00 - 11:30	-	休憩	休憩
11:30 - 11:45	英日	アンドリュー・ウオーターマン SiFive社	セキュリティとハイパーバイザー: ハイパーバイザー拡張提案について
11:45 - 12:00	日	田中 周三 イーソルトリニティ株式会社	RISC-Vオープンソース・モデルと仮想プラットフォームと商用グレードのシミュレーション技術やツール群
12:00 - 12:15	英日	アンドリュー・ウオーターマン SiFive社 成田 光彰 翻訳家、横田 英史 日経BP社 川原 英哉 SHコンサルティング株式会社 笠原 栄二 エスベラント・テクノロジーズ社	著者、訳者、LaTeXプログラマー、編集者、企画提案者による「RISC-V 原典」 = "RISC-V Reader" の日本語訳編集裏話 会議参加者に「RISC-V 原典」 (市価3,240円相当) を無償配布 レセプション (別料金別登録) ではサイン会も実施します。
12:15 - 12:30	英	ルバート・ベインズ ウルトラSoC社	現実世界のシステムレベル・アプローチを受容すること: ARMとRISC-Vを混在させたヘテロジニアスな製品設計の紹介
12:30-12:45	日英	萩原 今朝日、範 公可 国立大学法人 電気通信大学	日本の大学研究用シャトルでMMU+L1+L2 キャッシュRAM付き 64ビットRISC-Vチップを実装した際、経験したこと
12:45-14:10	-	昼食	プレスカンファレンス: 13:00-14:00 協生館 2F 多目的教室3
14:10-14:25	日	アレックス・グオ 景略半导体 (上海) 有限公司 辻岡尚美 SHコンサルティング株式会社	RISC-V基金とAPACタスクグループのステータス
14:25-14:45	日	大西 正芳 NHK放送技術研究所	放送とネットが創る未来とプロセサへの期待 (キーノート・スピーチ)
14:45-15:15	英日	茶谷 公之 楽天株式会社	楽天における AI化 (キーノート・スピーチ)
15:15-15:45	-	休憩: 発表者への質問の時間	休憩: 発表者への質問の時間
15:45-16:00	英	ポリクロナス・ゼカラキス、クリス・チェリオ エスベラント・テクノロジーズ社	エスベラント社のET-Maxion 高性能アウトオブオーダーRISC-Vプロセサ
16:00-16:15	英日	須崎 有康、塚本 明 産業技術総合研究所 (AIST)	トラストOSを実行するRISC-V用トラスト実行環境TEEと関連技術群
16:15 - 16:30	英	チャーリー・スー アンデス・テクノロジーズ	AIoTのためのRISC-Vソリューションの拡張
16:30 - 16:45	英	クリシュナクマール・ラムムーディ マイクロチップ・テクノロジーズ社	Mi-V組み込みエコシステム
16:45 - 17:00	英	アレクサンダー・レッドキン シンタコア社	SCRファミリRISC-V互換プロセサIP
17:00-17:25	-	休憩	休憩
17:25 - 17:45	英	クレステ・アサノビック RISC-V基金, SiFive社, UCB教授	クラウドでシリコンを設計することがもたらす機会と技術課題
17:45 - 18:00	英	アレクサンダー・コスロフ クラウドベア社	クラウドベアのゼロセーフ製品群の説明
18:00 - 18:15	英	河崎 俊平 SHコンサルティング株式会社	RISC-Vコアプレックス用FIPS140-2準拠トラストモジュール
18:15 - 18:30	英	アレックス・グオ 景略半导体 (上海) 有限公司	RISC-VへのOpenWrtの移植
18:30 - 18:45	英日	塚本 明、須崎 有康 産業技術総合研究所 (AIST)	RISC-Vでのビッグエンディアンのパフォーマンス向上とコストの考察について
18:50 - 19:00	日	若松 信洋	64-bit RISC-V (riscv64) 用デビアンLinuxの取組み

開催場所: 慶應大学日吉キャンパス 協生館 2F 藤原 洋ホール 〒223-8526 神奈川県港北区日吉市 4-1-1
参加登録費: 普通: \$75 早期: \$50 (9月21日まで) 学生: \$25
参加登録URL: <https://tmt.knec365.com/risc-v-day-tokyo/> ないしは www.riscv.org
プレスコンタクト: call 03-3833-3717 (辻岡 尚美)
主スポンサ: エスベラント・テクノロジーズ社
主催: 慶應義塾大学、日本リスクファブ協会 (一般社団法人予定) SHコンサルティング株
幹事: SHコンサルティング株 リスクファブの1日実行準備委員会 〒108-9923 東京都港区芝浦 4-21-1-3004 03-3833-3717 (担当 辻岡 尚美、河崎 俊平)
懇親会 (別料金): 19:00-21:00 協生館 2F ファカルティラウンジ
懇親会URL: <https://shumpeikawasaki.stores.jp/> (別料金 5000円) RISC-V基金公式イベントではありません